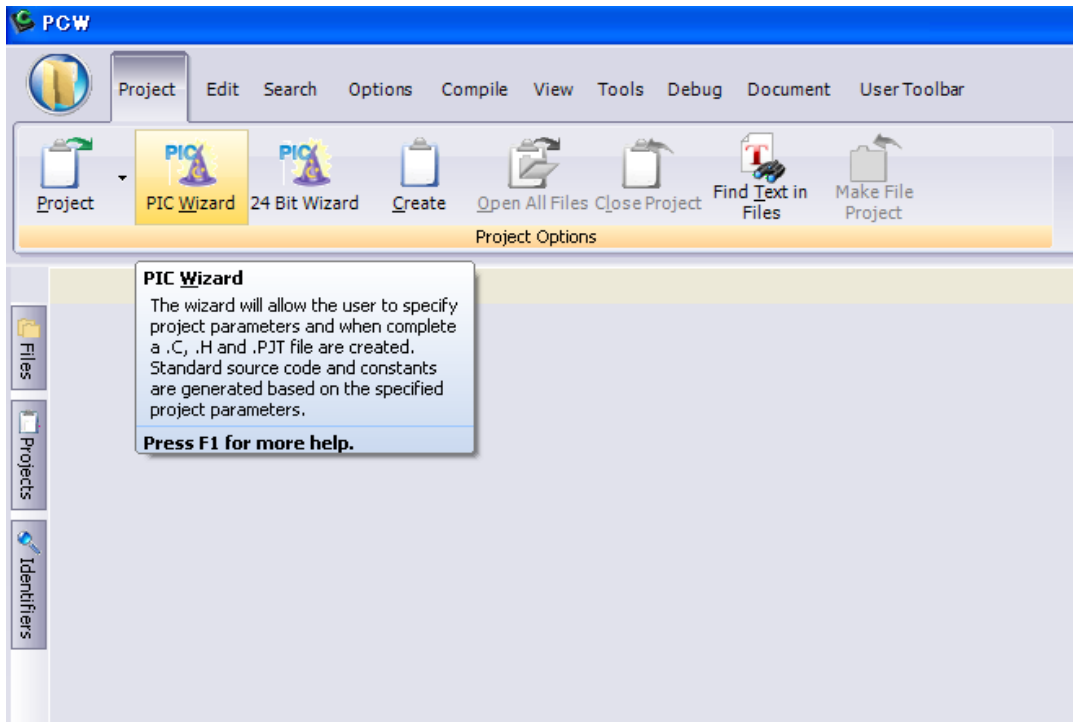
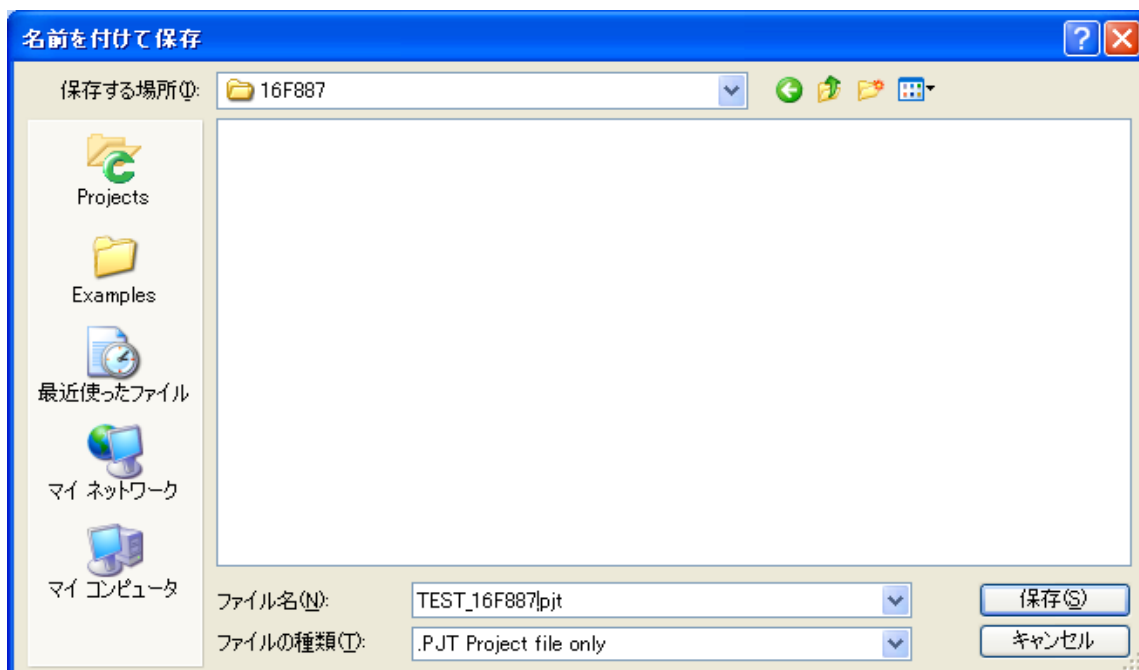


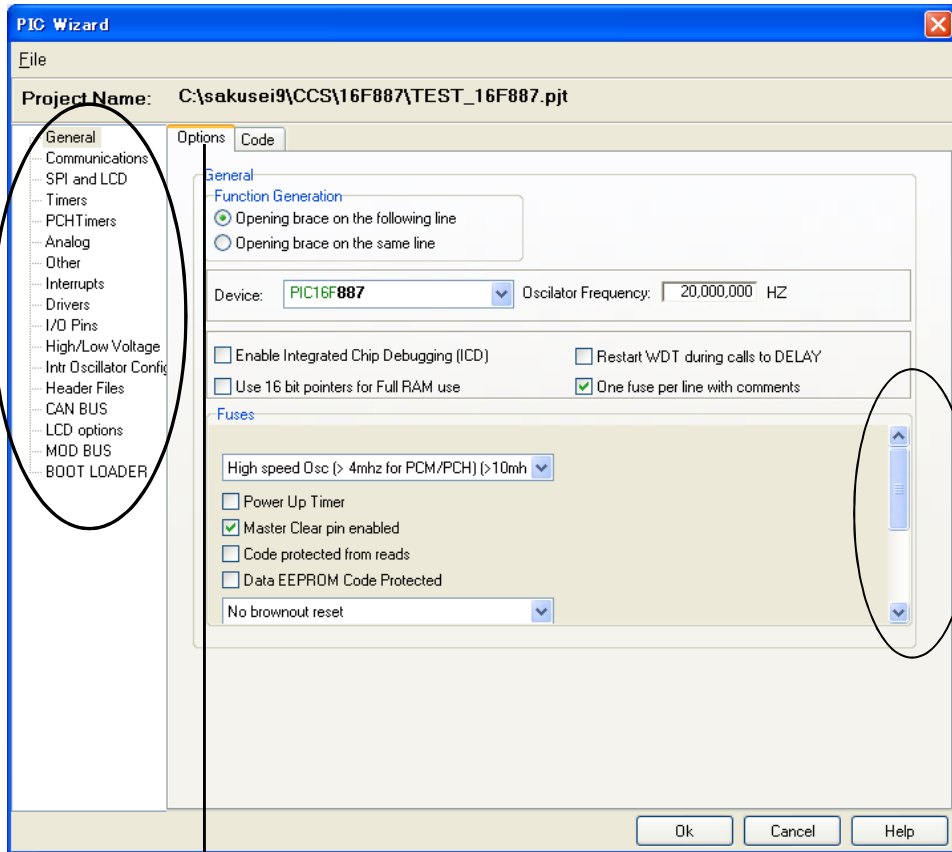
PCW(PCW,PCWH,PCWHD)の基本的な操作方法



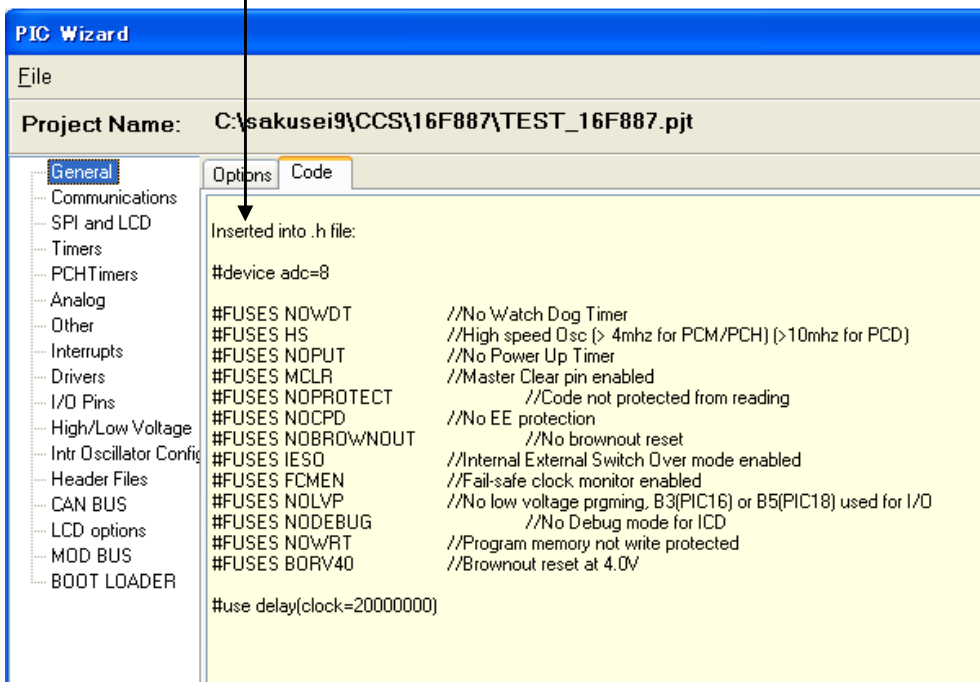
WIZARDを起動して適当な名前での様にプロジェクトを作成します。



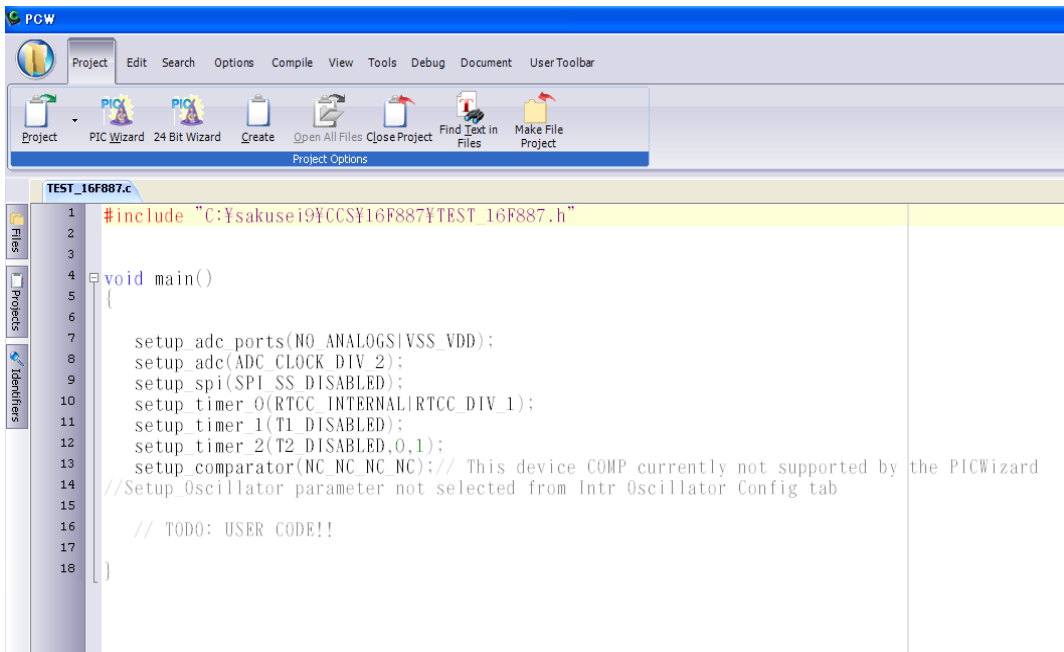
General Communication SPI.....等の各カテゴリで必要な内容を選択します。H/Wと設計される回路に密接に関係しますので、マイクロチップ社のカタログを確認しながら必要な内容を設定します。I/Oピン等で1部設定しても意味の無いものもありますので、あくまでもWIZARDは参考としてください。



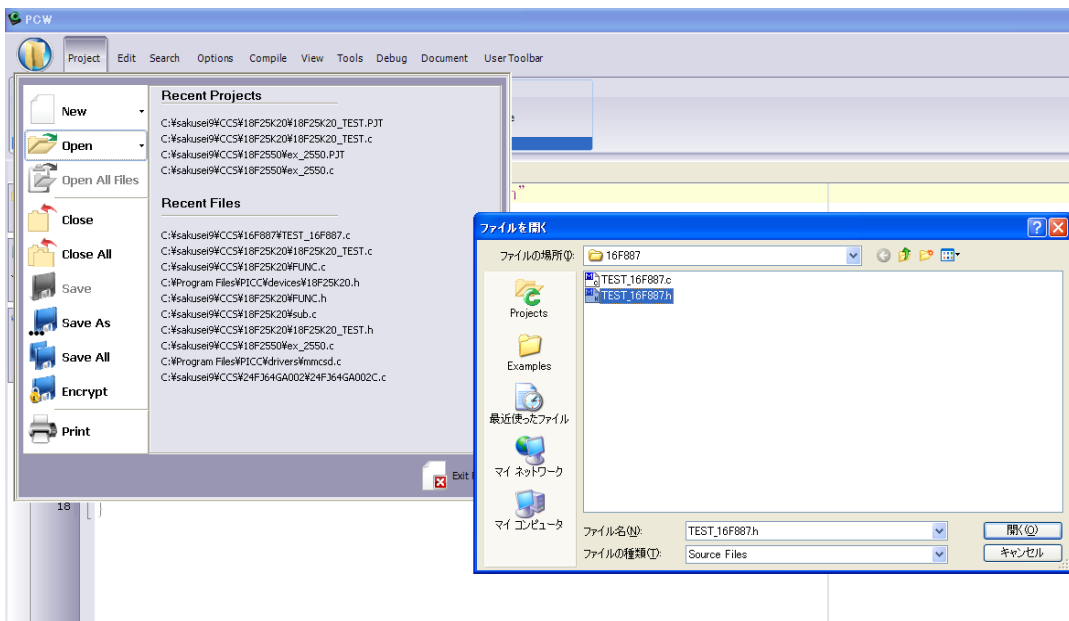
Optionの設定によって生成されるコードも確認しながら行ってください。



OKを押しますとWIZARDの設定に従ってソースファイル、ここではTEST_16F887.cとヘッダファイルTEST_16F887.hが生成されます。



ヘッダファイルを開いてみましょう。



```

1 #include <16F887.h>
2 #device adc=8
3
4 #FUSES NOWDT           //No Watch Dog Timer
5 #FUSES HS              //High speed Osc (> 4mhz for PCM/PCH) (>10mhz for PCD)
6 #FUSES NOPUT          //No Power Up Timer
7 #FUSES MCLR            //Master Clear pin enabled
8 #FUSES NOPROTECT      //Code not protected from reading
9 #FUSES NOCPD           //No EE protection
10 #FUSES NOBROWNOUT     //No brownout reset
11 #FUSES IESO           //Internal External Switch Over mode enabled
12 #FUSES FCMEN          //Fail-safe clock monitor enabled
13 #FUSES NOLVP          //No low voltage prgming, B3(PIC16) or B5(PIC18) used for 1/0
14 #FUSES NODEBUG        //No Debug mode for ICD
15 #FUSES NOWRT          //Program memory not write protected
16 #FUSES BORV40         //Brownout reset at 4.0V
17
18 #use delay(clock=2000000)
19 #use rs232(baud=9600,parity=N,xmit=PIN_C6,rcv=PIN_C7,bits=8)
20

```

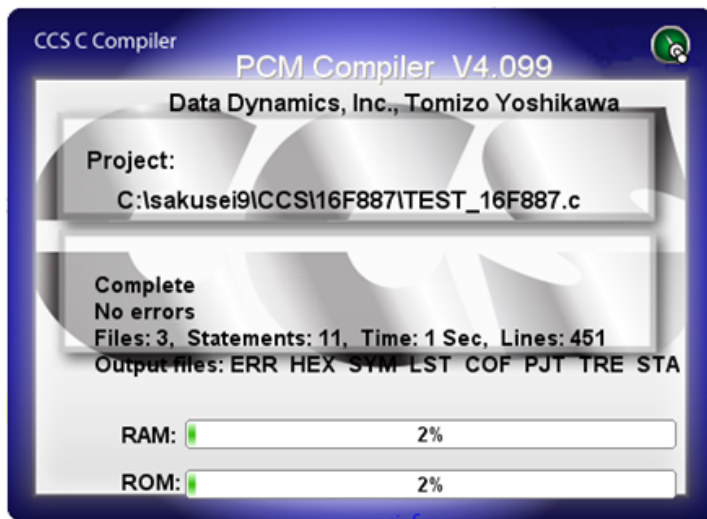
ソースをエディタで修正した後Compileします。

Compile (F9)
Compiles the current project (name is in status bar) using the current compiler (name is on the toolbar).
Press F1 for more help.

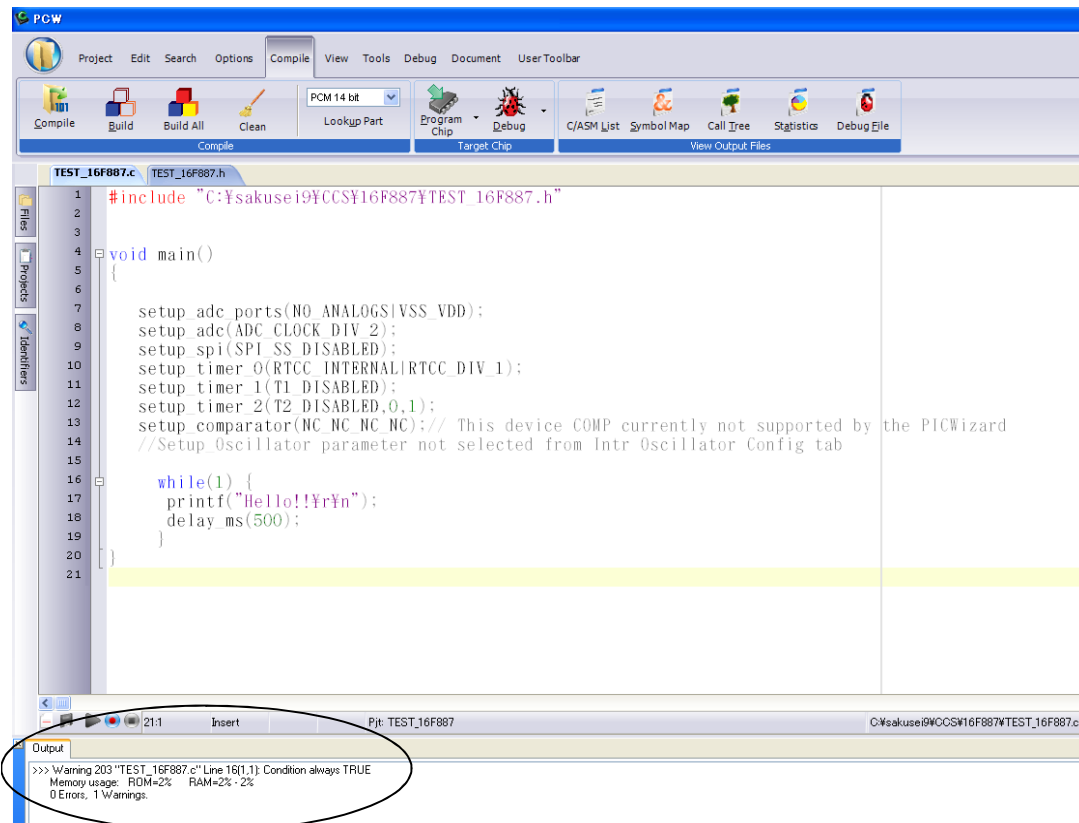
```

4 void main()
5 {
6
7     setup_adc_ports(NO_ANALOGS|VSS_VDD);
8     setup_adc(ADC_CLOCK_DIV_2);
9     setup_spi(SPI_SS_DISABLED);
10    setup_timer_0(RTCC_INTERNAL|RTCC_DIV_1);
11    setup_timer_1(T1_DISABLED);
12    setup_timer_2(T2_DISABLED,0,1);
13    setup_comparator(NC_NC_NC_NC);// This device COMP currently not supported by the PICWizard
14    //Setup Oscillator parameter not selected from Intr Oscillator Config tab
15
16    while(1) {
17        printf("Hello!!\r\n");
18        delay_ms(500);
19    }
20
21

```



コンパイル結果はOutput(下の欄)にでます、warningは問題ありませんので、正常にコンパイルできました。



Program Chip – CCSLOADでチップに書き込めます。
尚ICDによるオンラインデバッグも可能です。但し割り込みを使用しますので、
ICDによるデバッグはある程度制限があります(チップ側のH/Wから来ます)。

